



Применение:
1. Подключение выводов микросхем к шинам питания производится в соответствии с таблицей 1

Таблица 1

Поз.обозначение	GNDZ2	+5B2
DD2	2	3

Изм./Лист	№ докум.	Подп.	Дата
Разраб.	Суров		
Пров.	Порциг		
Т.контр.			
Н.контр.	Доброгворская		
Утв.	Порциг		

ХК 327.33.40 Э3

Плата интерфейса CAN		
ПИ-CAN		
Схема электрическая		
принципиальная		
Лит.	Масса	Масштаб
Лист 1	Листов 1	

ЗАО "ПО Комплекс"