

Блок БПШ-2

Инструкция по программированию контроллера

ХК327.33.00 И6

Редакция 03.07.2015

2015г.

История редакций

Инструкции по программированию контроллера
ХК327.33.00 И6

Редакция	Дата	Примечание
030715	03.07.15	Внесено дополнения по файлу проекта MPPL_SaveParam.jflash
*	19.07.12	Первичная редакция

					ХК327.33.00 И6	Лис
Изм.	Лист	№ докум.	Подп.	Дата		2

Содержание:

Введение.....	4
1. Программное обеспечение JLinkARM (Segger)	4
1.1 Общие положения.....	4
1.2 Установка JLinkARM	4
2. Первоначальная настройка утилиты J-Flash ARM	9
3. Программатор DP ARM/Cortex-Lite.....	12
4. Порядок действий для программирования контроллера БЦП.....	13
4.1 Обновление кода программы контроллера в лабораторных условиях ...	13
4.2 Обновление кода программы контроллера, установленного в станцию управления	19

Введение

Инструкция является частью поставочной документации на НКУ-МППЛ ХК460.00.00 (и других модификаций станций) и используется совместно с ХК460.00.00 РЭ1 (либо другими версиями руководства на НКУ-МППЛ). Инструкция предназначена для персонала, устанавливающего и эксплуатирующего «Низковольтное комплектное устройство микропроцессорного управления пассажирским лифтом – НКУ-МППЛ» ХК327.00.00ТУ (далее по тексту НКУ-МППЛ), имеющее блок процессора шкафа (далее БПШ-2) ХК327.33.00.

В инструкции описывается процедура установки программной оболочки для персонального компьютера, посредством которой осуществляется программирование кода программы в микроконтроллер станции, а так же порядок работы с программатором DP-ARM/Cortex (-Lite)

1. Программное обеспечение JLinkARM (Segger)

1.1 Общие положения

Программное обеспечение JLinkARM компании Segger является свободно распространяемым и может быть обновлено при необходимости с сайта производителя. Так же данное ПО поставляется с каждой станцией НКУ-МППЛ на CD диске вместе с поставочной документацией

Данное ПО обеспечивает обновление кода программы в микроконтроллерах с ядром ARM в том числе и в микроконтроллерах **TMS470R1A256**

Принятые соглашения:



- примечание



- важное предупреждение по тексту



- риск повреждения оборудования

1.2 Установка JLinkARM

1. Найдите на поставочном CD диске архивный файл типа Setup_JLinkARM_V450e.zip.

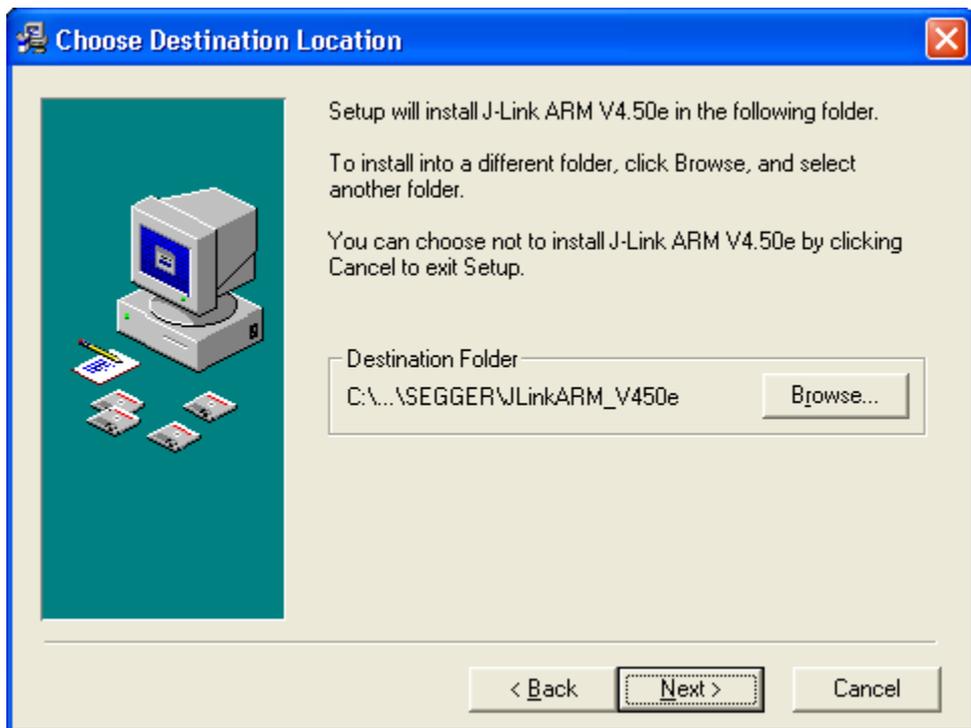


В зависимости от поставки файл может иметь иную версию, что не сказывается на работе ПО принципиально

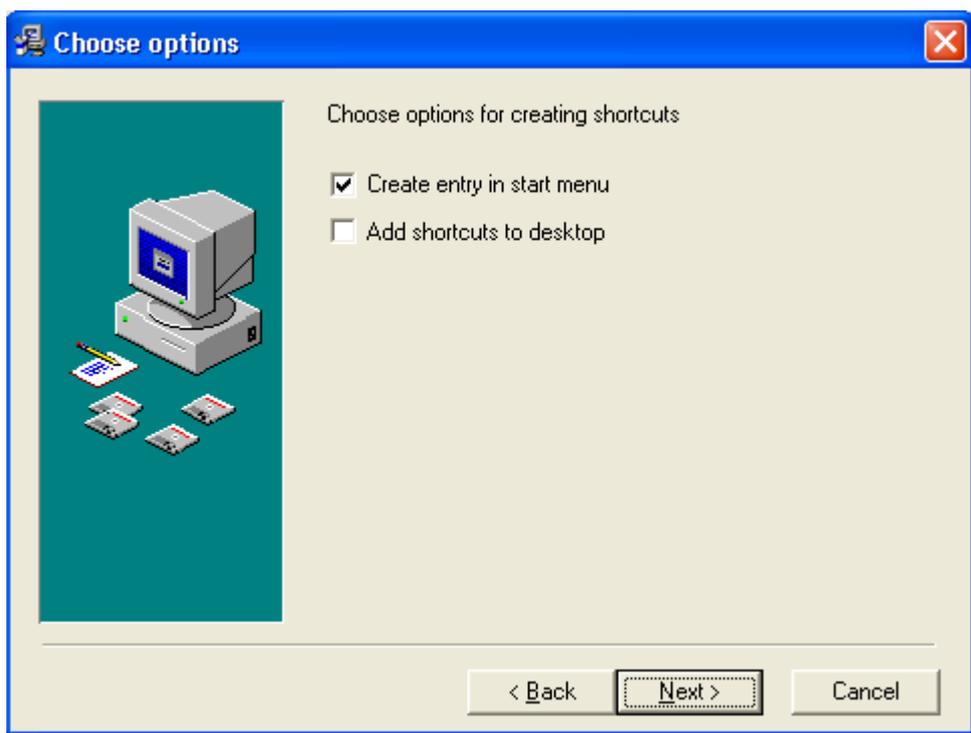
2. Откройте данный архив и запустите на выполнение файл Setup_JLinkARM_V450e.exe
После инициализации загрузчика перед Вами на экране появится окно

									Лис
									4
Изм.	Лист	№ докум.	Подп.	Дата					

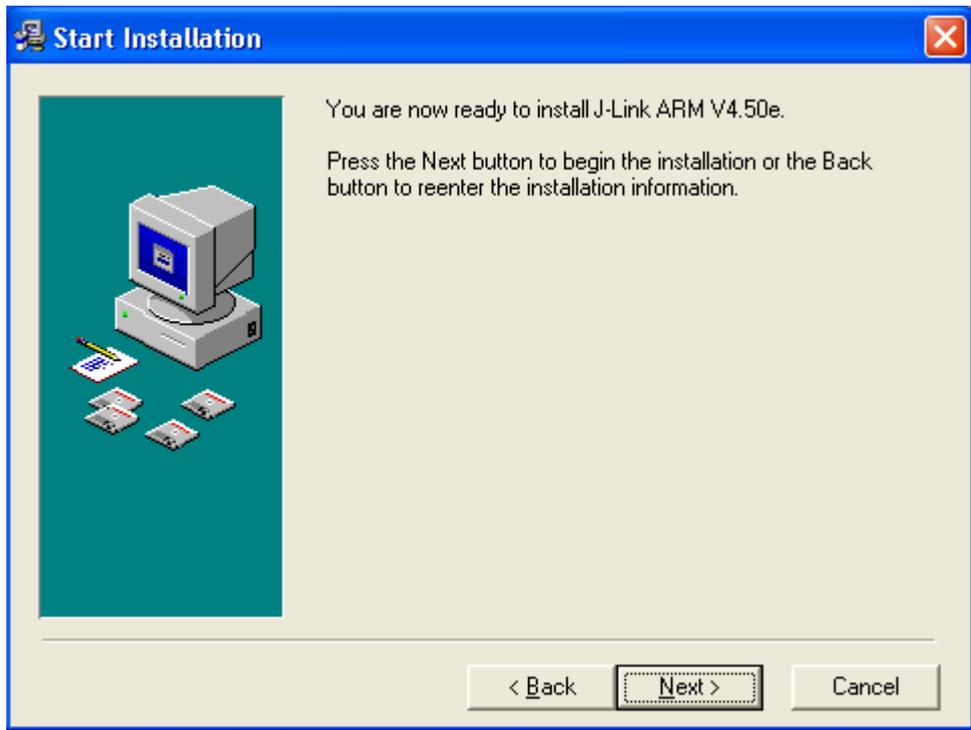
ХК327.33.00 И6



Нажмите «Next» для продолжения процесса установки

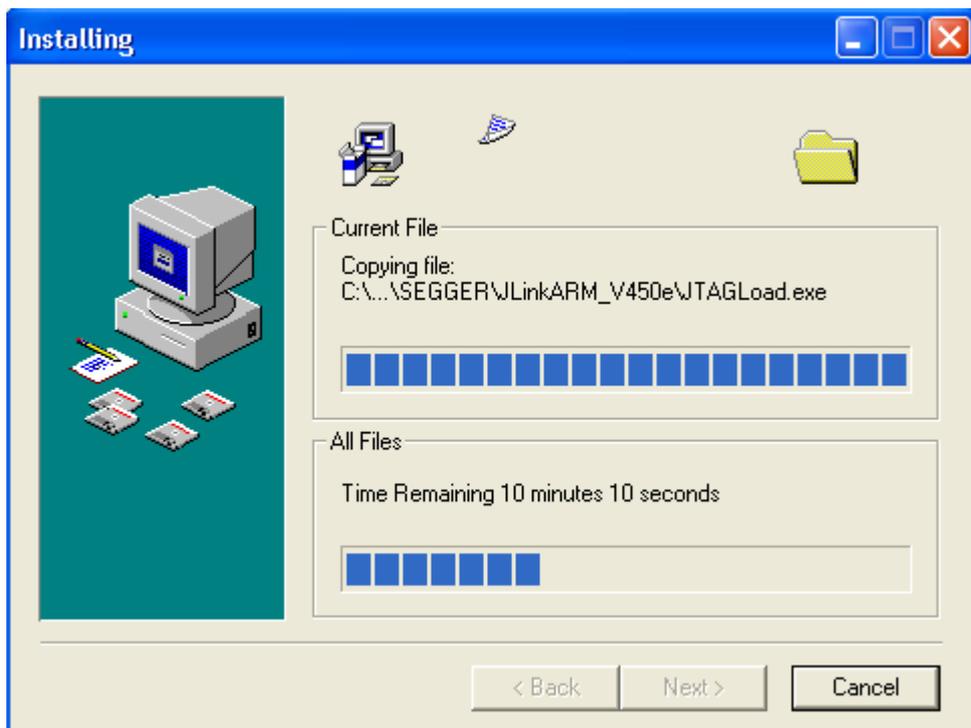


Нажмите «Next» для продолжения процесса установки



Нажмите «Next» для продолжения процесса установки

После нажатия на кнопку «Next» начнет выполняться процедура установки ПО



Дождитесь завершения процедуры установки



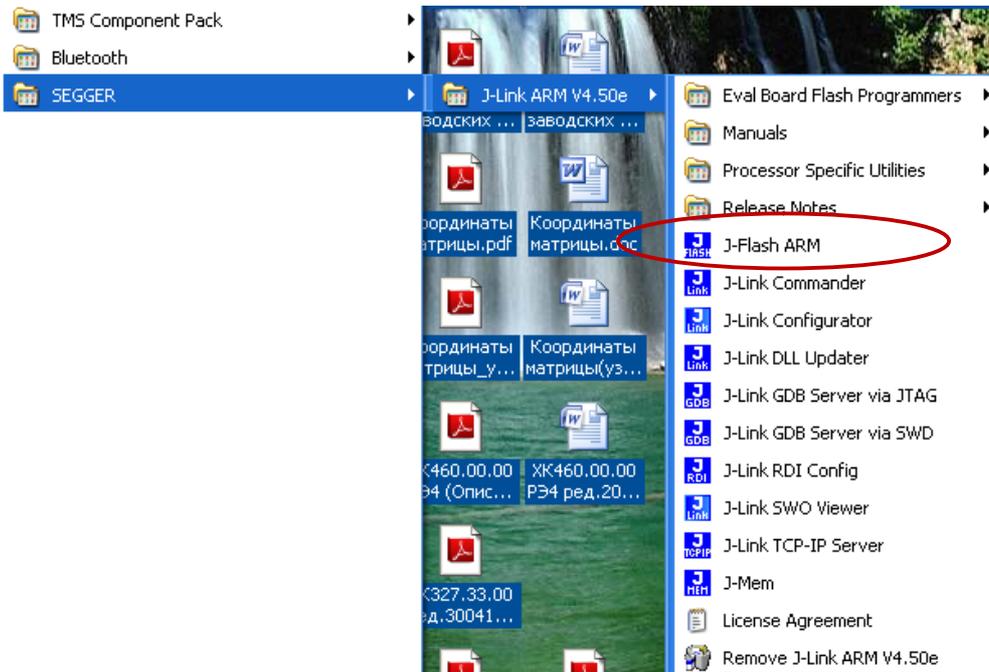
В процессе установки возможно появление сообщения типа

Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

ХК327.33.00 И6

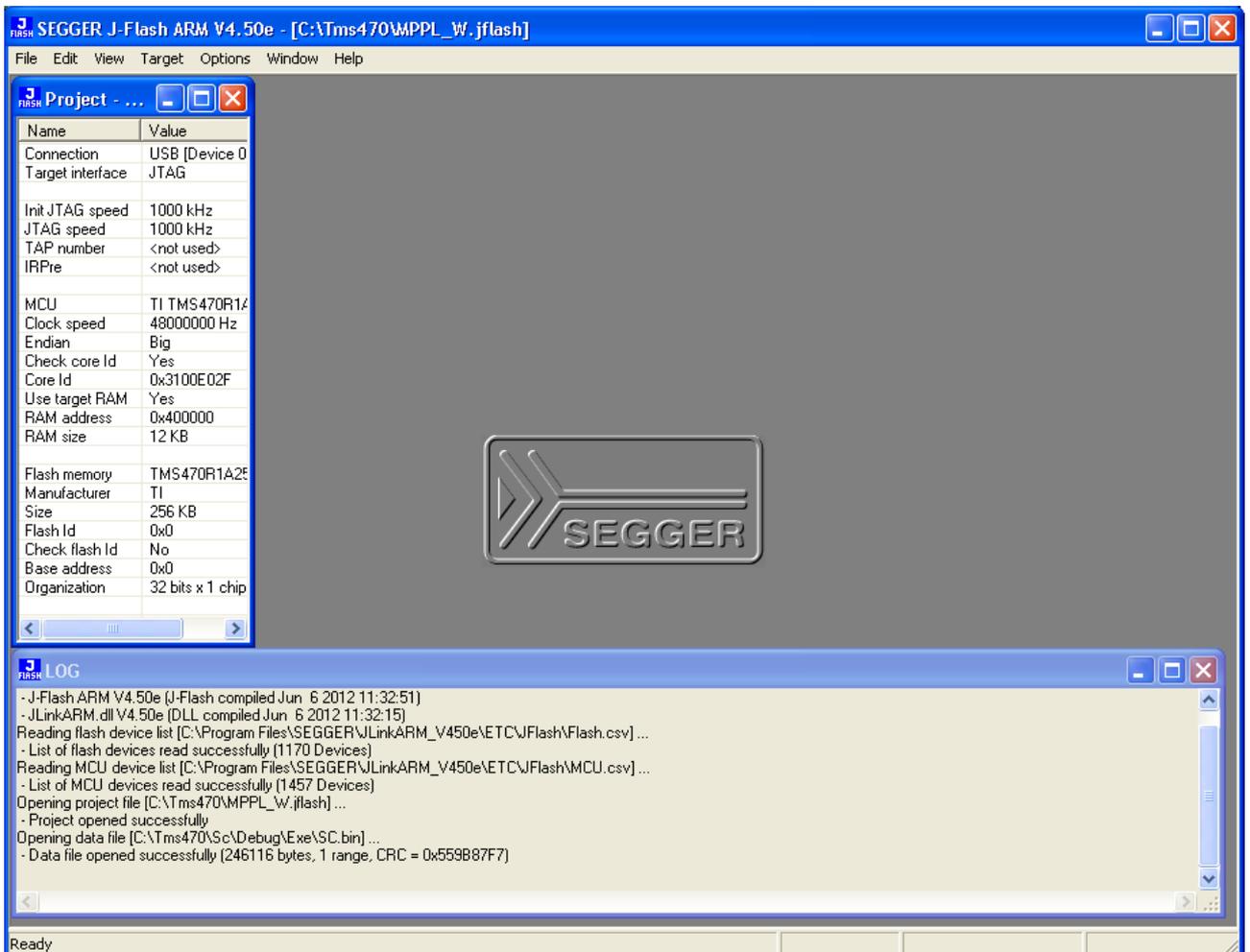
Лис

7



2. Первоначальная настройка утилиты J-Flash ARM

1. Запустите утилиту J-Flash ARM, перед Вами откроется окно



Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

ХК327.33.00 И6

Лис

9

Name	Value
Connection	USB [Device 0]
Target interface	JTAG
Init JTAG speed	1000 kHz
JTAG speed	1000 kHz
TAP number	<not used>
IRPre	<not used>
MCU	TI TMS470R1A256 (allow keys)
Clock speed	48000000 Hz
Endian	Big
Check core Id	Yes
Core Id	0x3100E02F
Use target RAM	Yes
RAM address	0x400000
RAM size	12 KB
Flash memory	TMS470R1A256 internal (allow keys)
Manufacturer	TI
Size	256 KB
Flash Id	0x0
Check flash Id	No
Base address	0x0
Organization	32 bits x 1 chip

В окне LOG будут отражаться все сделанные вами действия, ошибки и предупреждения по ходу работы с утилитой

```

JLINK LOG
Reading MCU device list [C:\Program Files\SEGGER\LinkARM_V450e\ETC\JFlash\MCU.csv] ...
- List of MCU devices read successfully (1457 Devices)
Opening project file [C:\Tms470\MPPL_W\jflash] ...
- Project opened successfully
Opening data file [C:\Tms470\Sc\Debug\Exe\SC.bin] ...
- Data file opened successfully (246116 bytes, 1 range, CRC = 0x559B87F7)
Close project
- Project closed
Opening project file [C:\Tms470\MPPL_W\jflash] ...
- Project opened successfully

```

3. Программатор DP ARM/Cortex-Lite

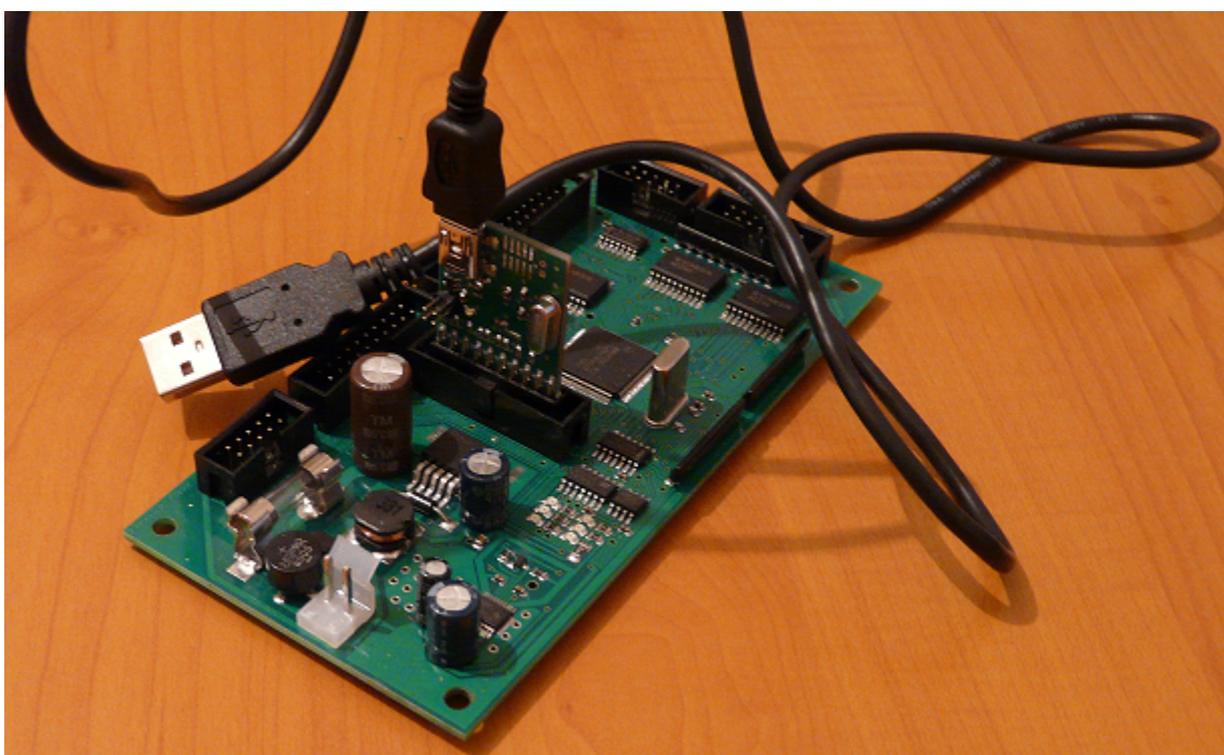
Программатор представляет из себя специальную безкорпусную плату, которая вставляется в отладочный разъем JTag на плате БЦП1(2)



Категорически запрещается выполнять установку программатора в разъем JTag, если на плату процессора БЦП1(2) подано напряжение питания



На фото показано подключение к контроллеру БЦП1. Дополнительная установка драйверов для данного программатора не требуется. Однако, подключение программатора следует выполнять только после установки ПО JLink ARM (Segger), так как данные драйверы будут установлены вместе с данным ПО



Посредством кабеля USB данный программатор подключается к персональному компьютеру



Категорически запрещается выполнять подключение/отключение кабеля USB к программатору, если он установлен в плату процессора БЦП1(2), на который подано напряжение питания

Данный программатор может быть использован как в лабораторных условиях, так и непосредственно на объекте. В первом случае необходимо обеспечить питание контроллера напряжением не менее 10В и не более 34В постоянного тока

					ХК327.33.00 И6	Лис
Изм.	Лист	№ докум.	Подп.	Дата		12

4. Порядок действий для программирования контроллера БЦП



В целях предотвращения повреждения оборудования следуйте нижеизложенному порядку действий, соблюдая основное правило – «Не выполнять никаких подключений и отключений на оборудовании, на которое подано напряжение питания» и обеспечьте бесперебойное питание контроллера во время программирования, так как обесточивание процессора в процессе обновления кода программы может привести к сбою во флэш контроллера, а в некоторых случаях к автоматическому закрытию флэш для программирования, в результате чего обновление кода возможно будет только в заводских условиях

4.1 Обновление кода программы контроллера в лабораторных условиях

1. Подключите к разъему питания (XP5) платы процессора БЦП источник питания 10-34В постоянного тока. **Питание на контроллер не подавать!!!**

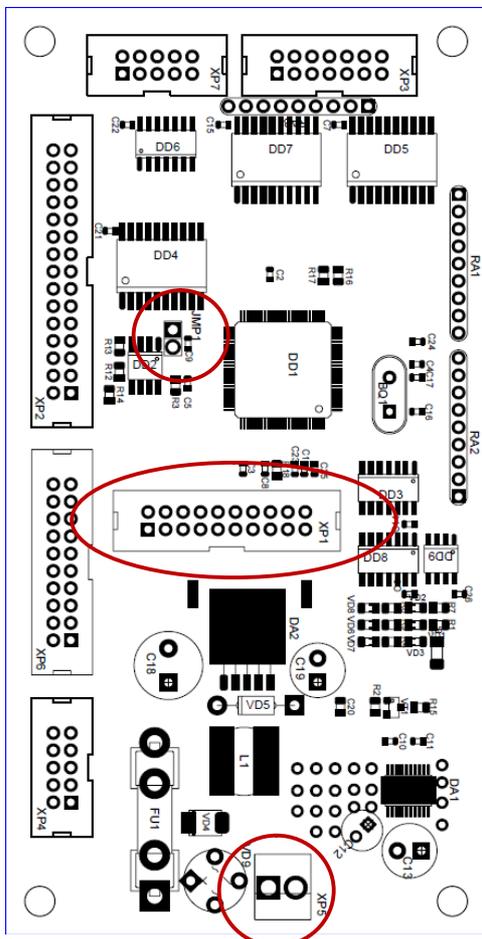
2. Удалите джампер JMP1 «Программирование/Работа» на плате процессора. Не допускайте программирования контроллера с установленным джампером – это не влечет за собой повреждение оборудования, но может повлечь срабатывание защиты кода с автоматическим закрытием кода программы. В дальнейшем данный контроллер можно перепрограммировать только в условиях завода-изготовителя

3. Установите надежно программатор в разъем JTag (XP1), не допускайте случайного отсоединения программатора от разъема

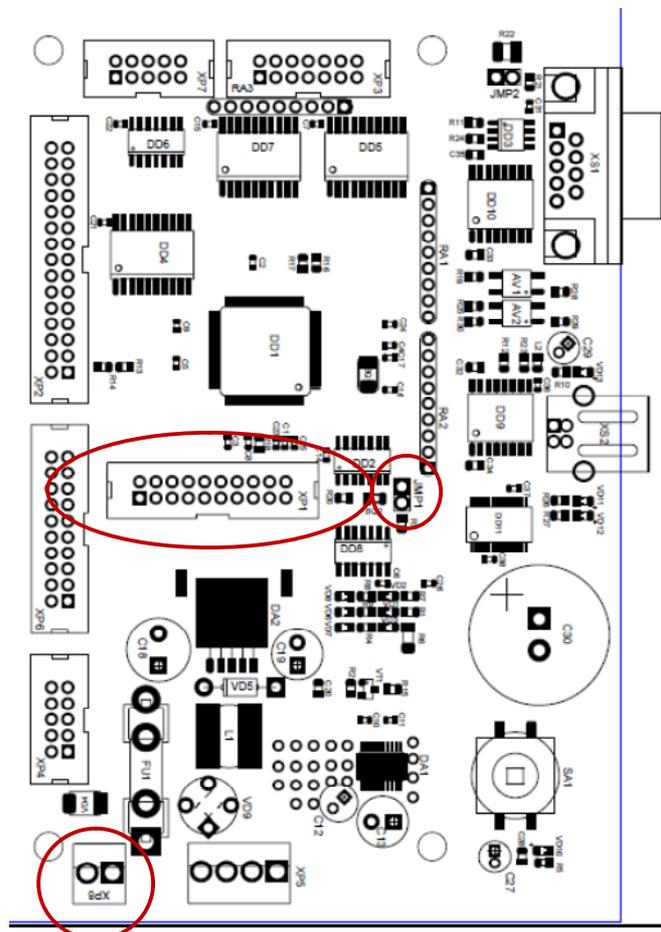
4. Подключите кабель USB из комплекта программатора к программатору DP ARM/Cortex-Lite и к персональному компьютеру

5. Включите питание контроллера БЦП

БЦП1



БЦП2



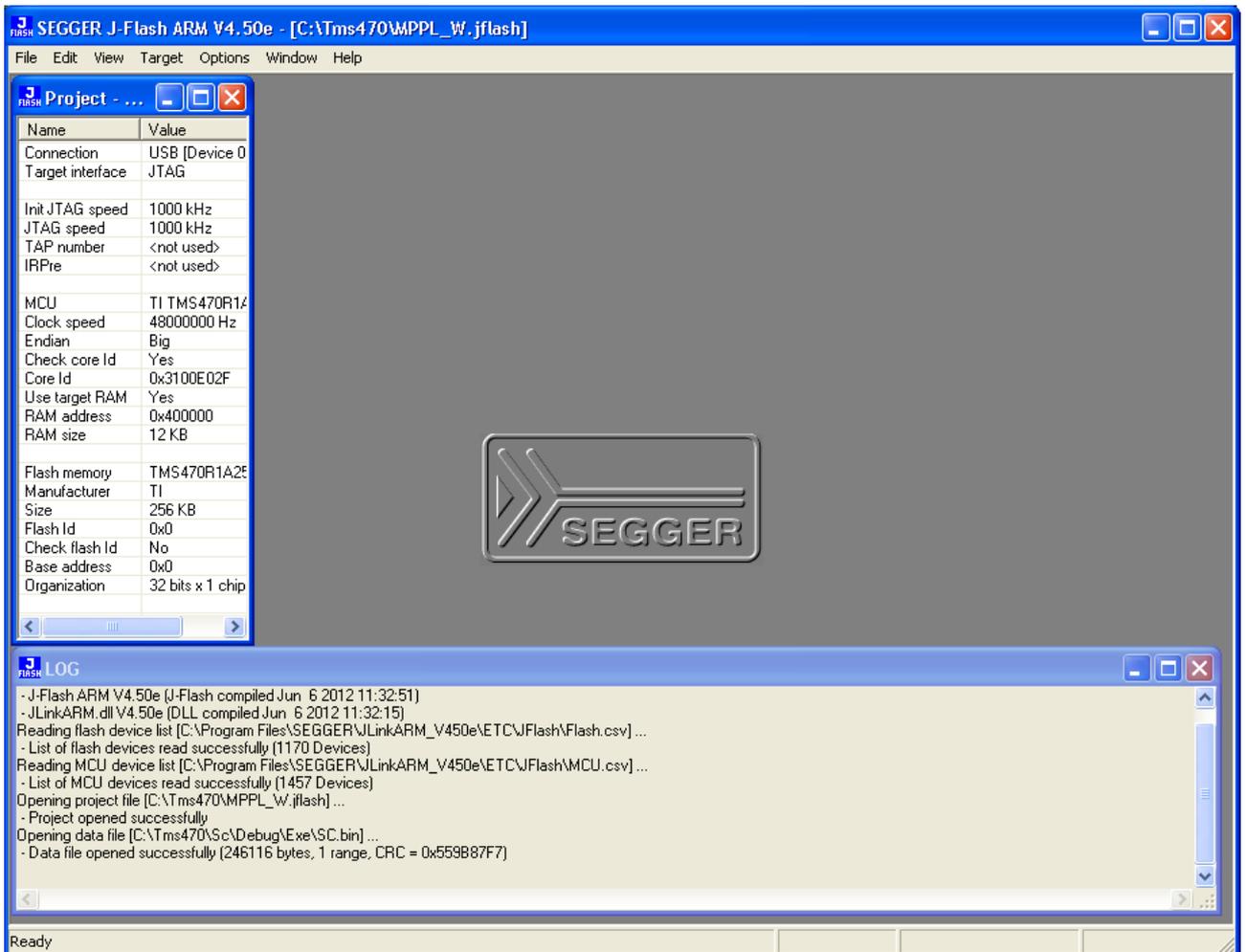
Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

ХК327.33.00 И6

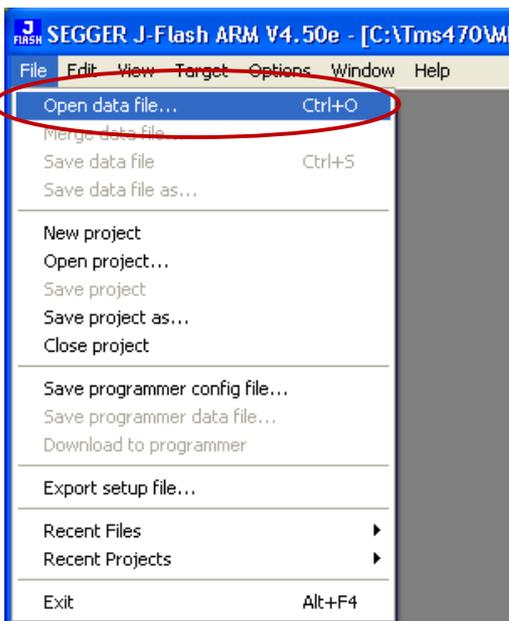
Лис

13

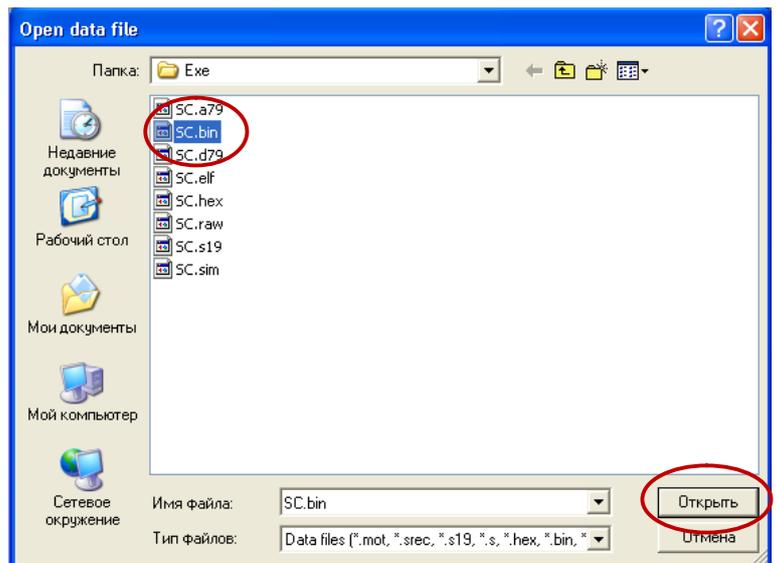
6. Запустите утилиту J-Flash ARM, перед Вами откроется окно



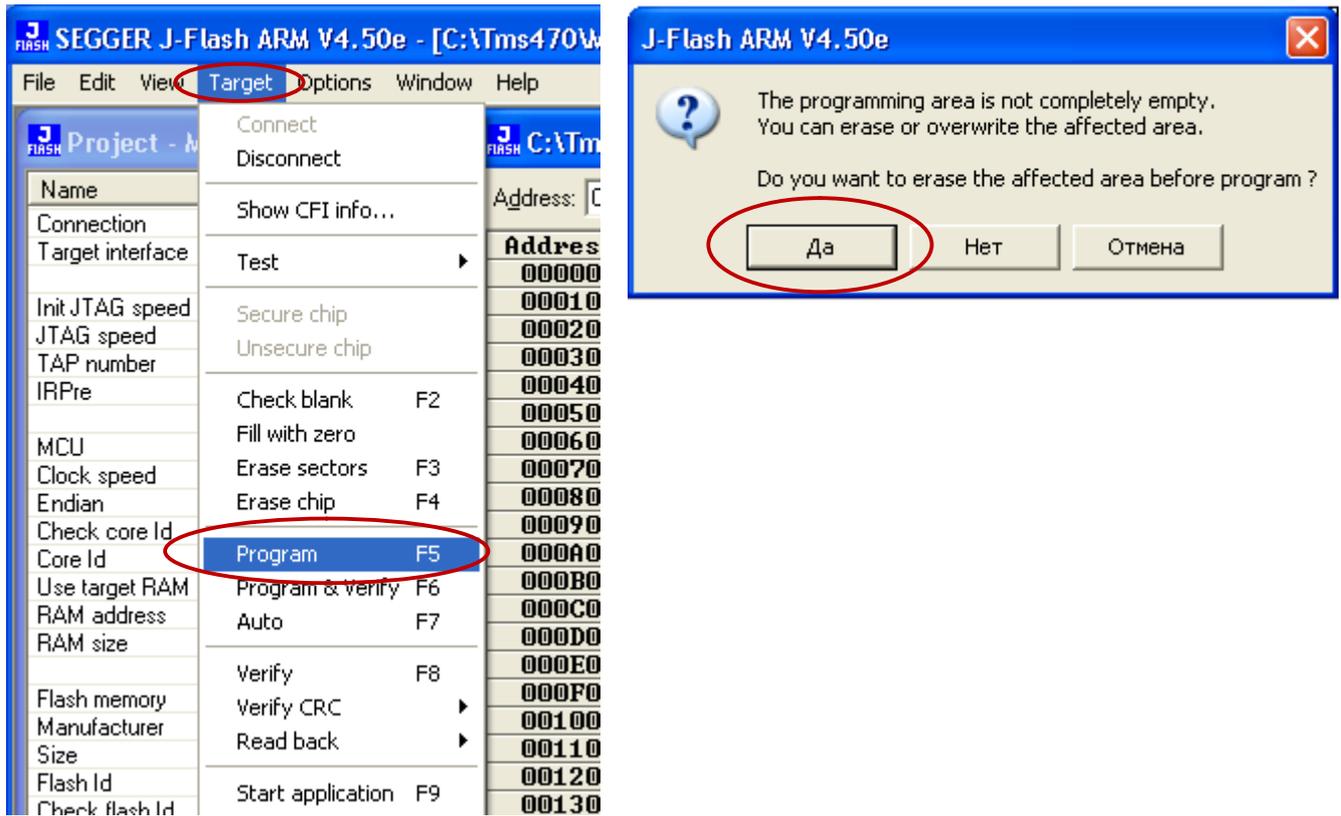
7. Откройте через меню File – Open data file... файл прошивки с расширением «bin»



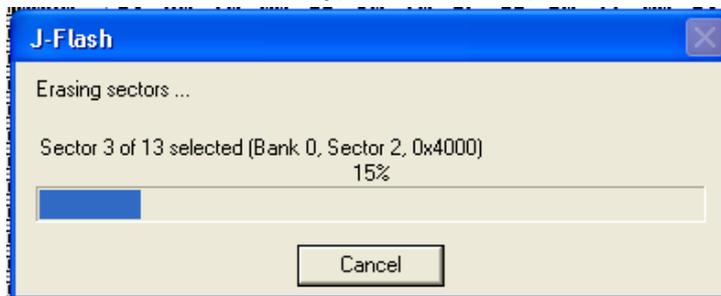
В примере показано открытие файла SC.bin



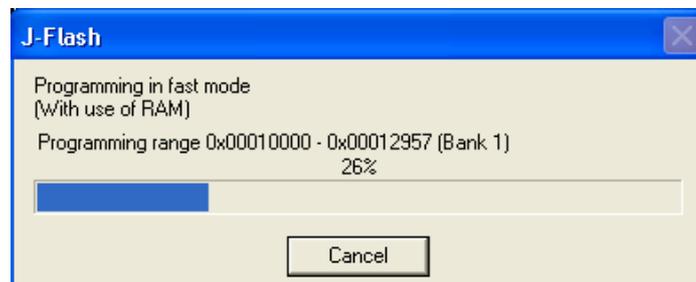
11. Запустите программирование контроллера и на сообщение о необходимости предварительного стирания флэш ответьте «Да»



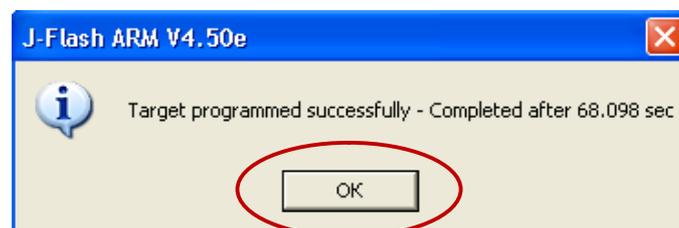
12. Дождитесь окончания процедуры стирания флэш контроллера



после этого автоматически запустится процедура записи кода программы во флэш



после окончания программирования нажмите кнопку «Ок»



4.2 Обновление кода программы контроллера, установленного в станцию управления

1. Выключите станцию управления лифтом НКУ-МППЛ

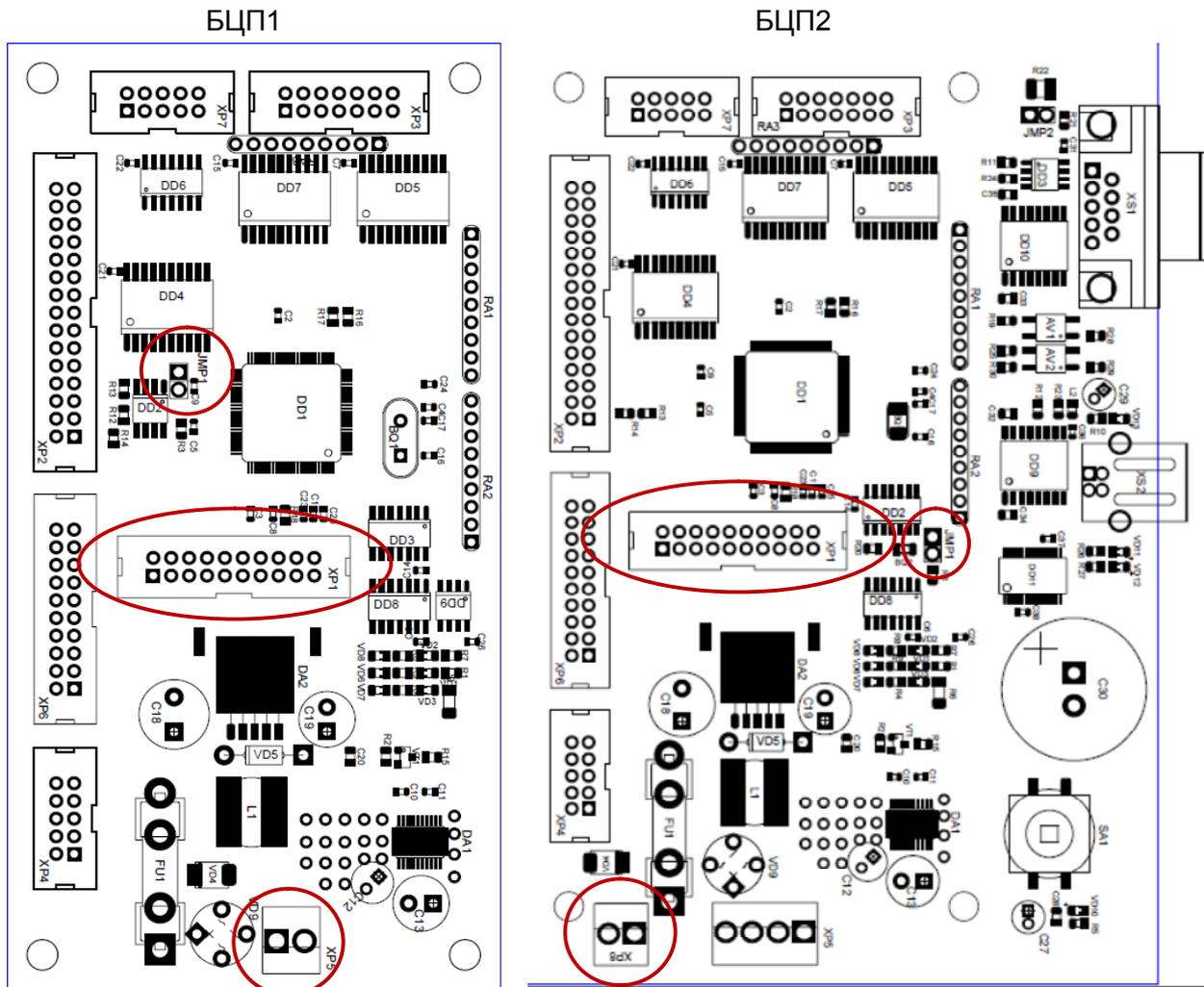
2. Удалите джампер JMP1 «Программирование/Работа» на плате процессора. Не допускайте программирования контроллера с установленным джампером – это не влечет за собой повреждение оборудования, но может повлечь срабатывание защиты кода с автоматическим закрытием кода программы. В дальнейшем данный контроллер можно перепрограммировать только в условиях завода-изготовителя

3. В целях обеспечения безопасности отключите соединительные шлейфы между платой БЦП и ПГМ, либо обесточьте плату ПГМ, отключив кабель питания +24В от данной платы(тем самым обесточатся) цепи управления исполнительными ключами и устройствами

4. Установите надежно программатор в разъем JTag (XP1), не допускайте случайного отсоединения программатора от разъема

5. Подключите кабель USB из комплекта программатора к программатору DP ARM/Cortex-Lite и к персональному компьютеру

6. Включите станцию управления



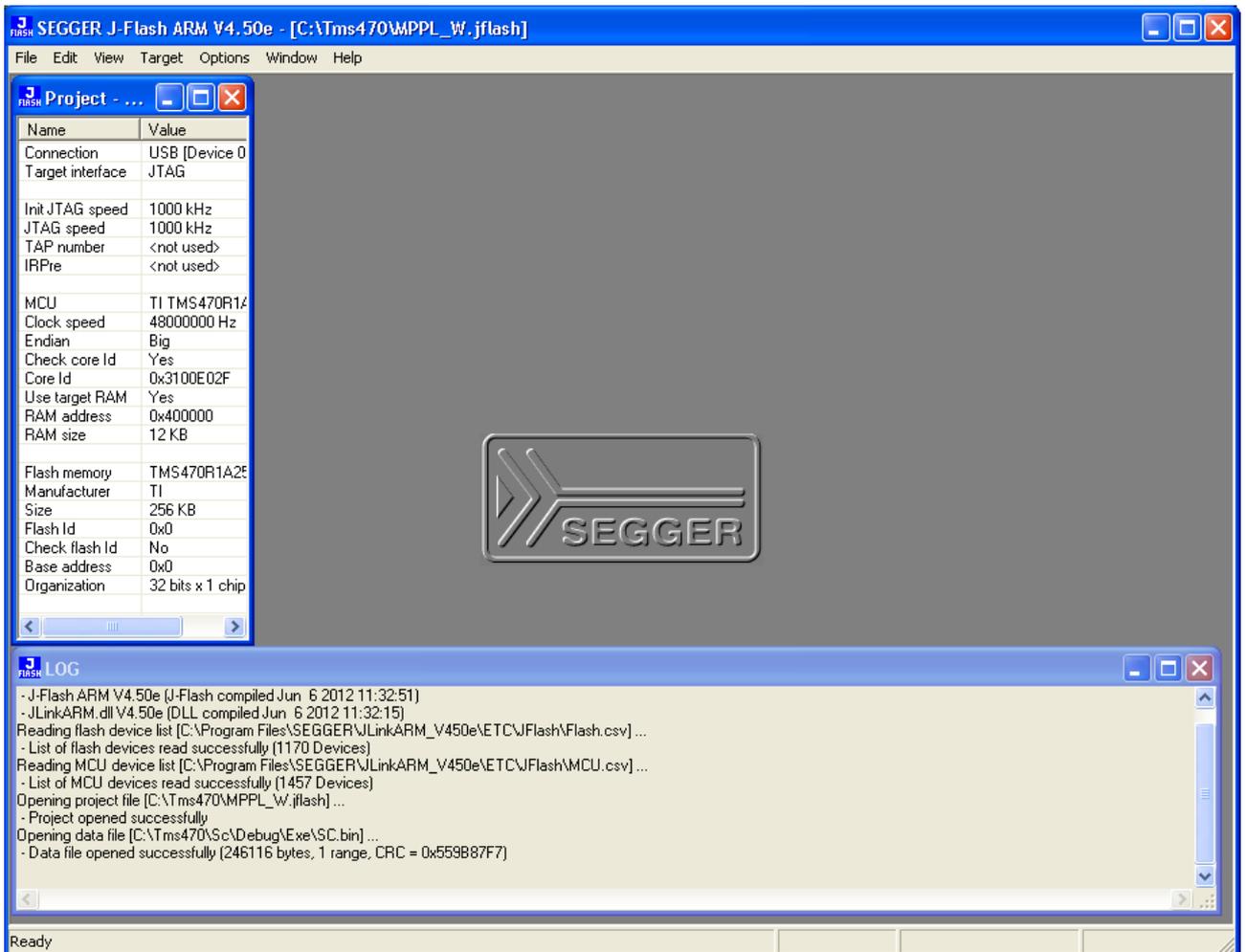
Изм.	Лист	№ докум.	Подп.	Дата

ХК327.33.00 И6

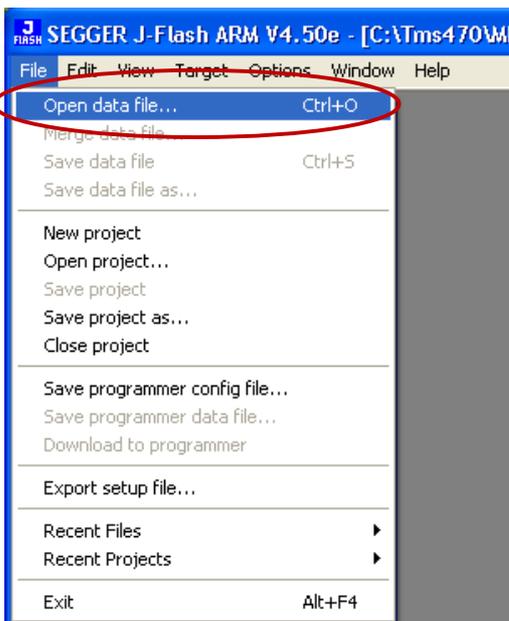
Лис

19

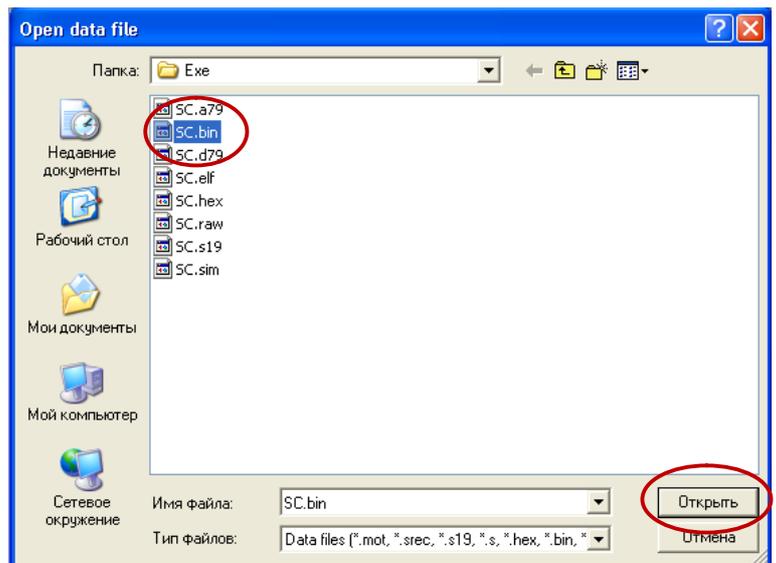
7. Запустите утилиту J-Flash ARM, перед Вами откроется окно



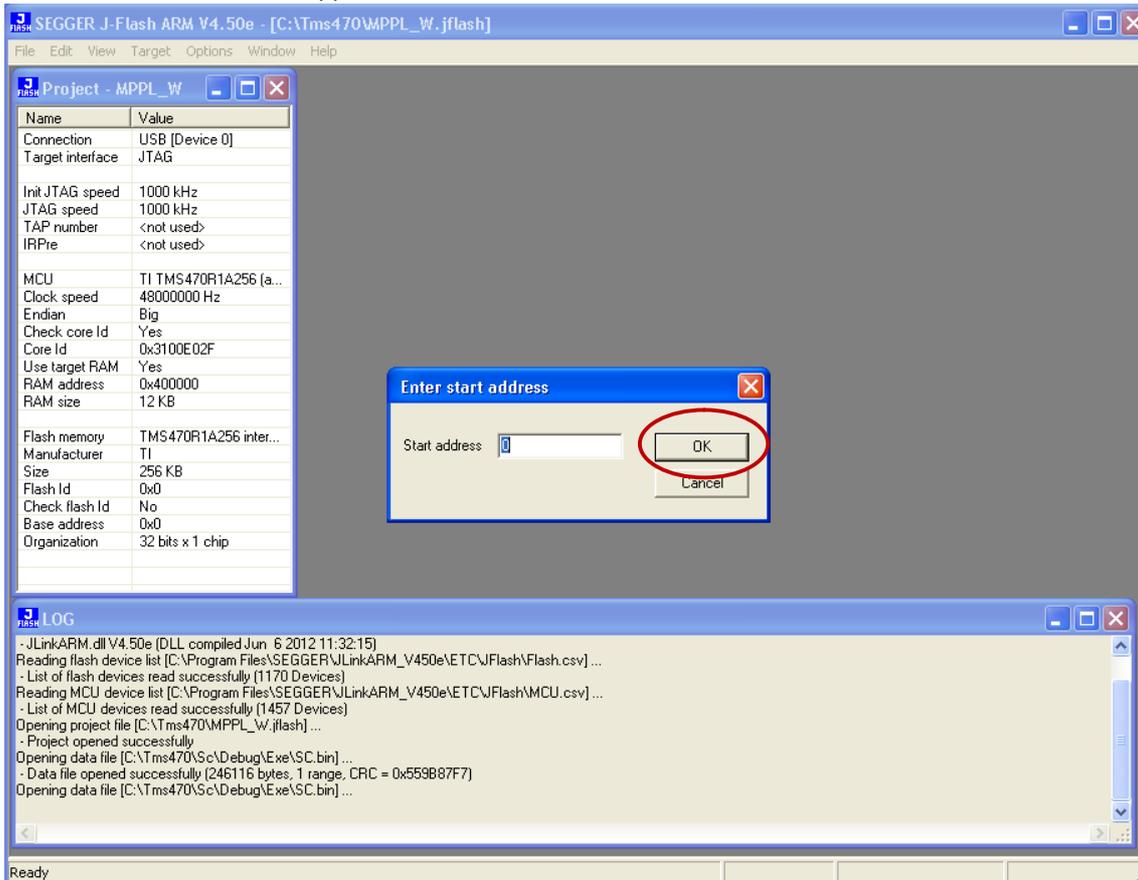
8. Откройте через меню File – Open data file... файл прошивки с расширением «bin»



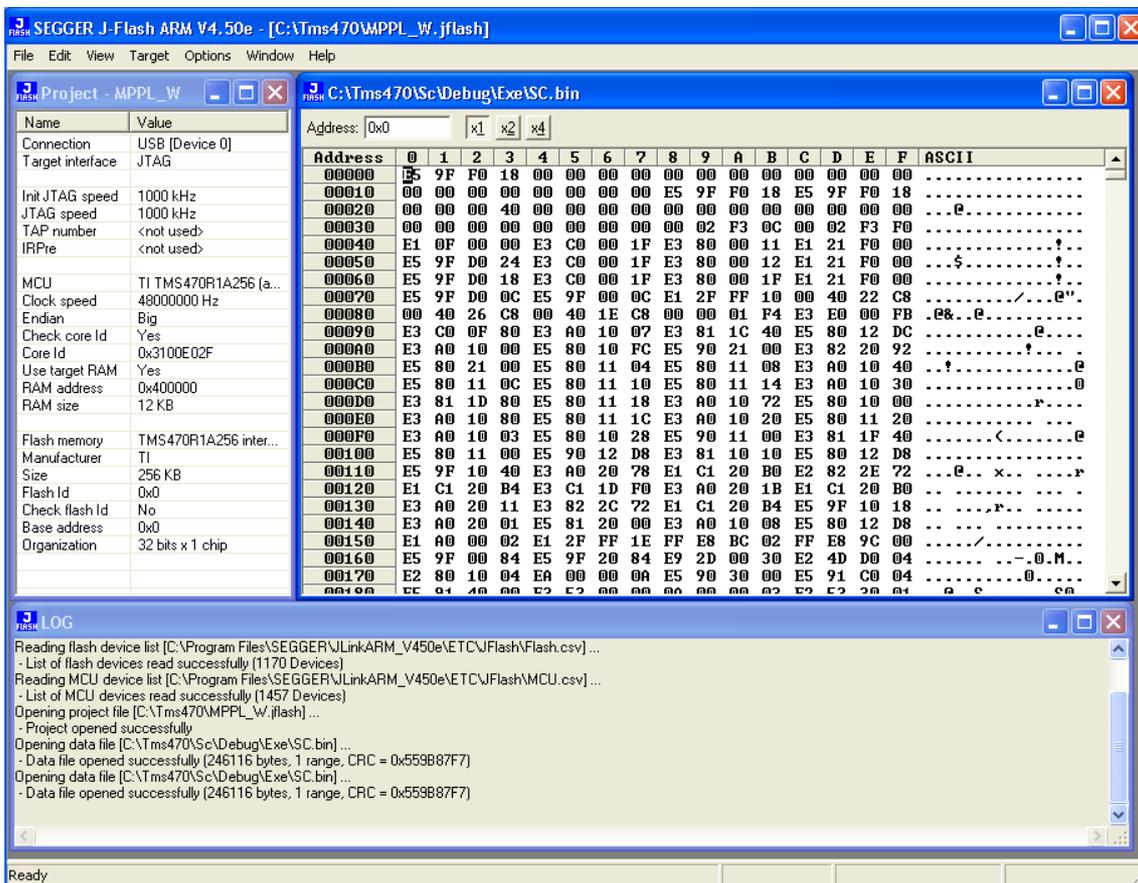
В примере показано открытие файла SC.bin



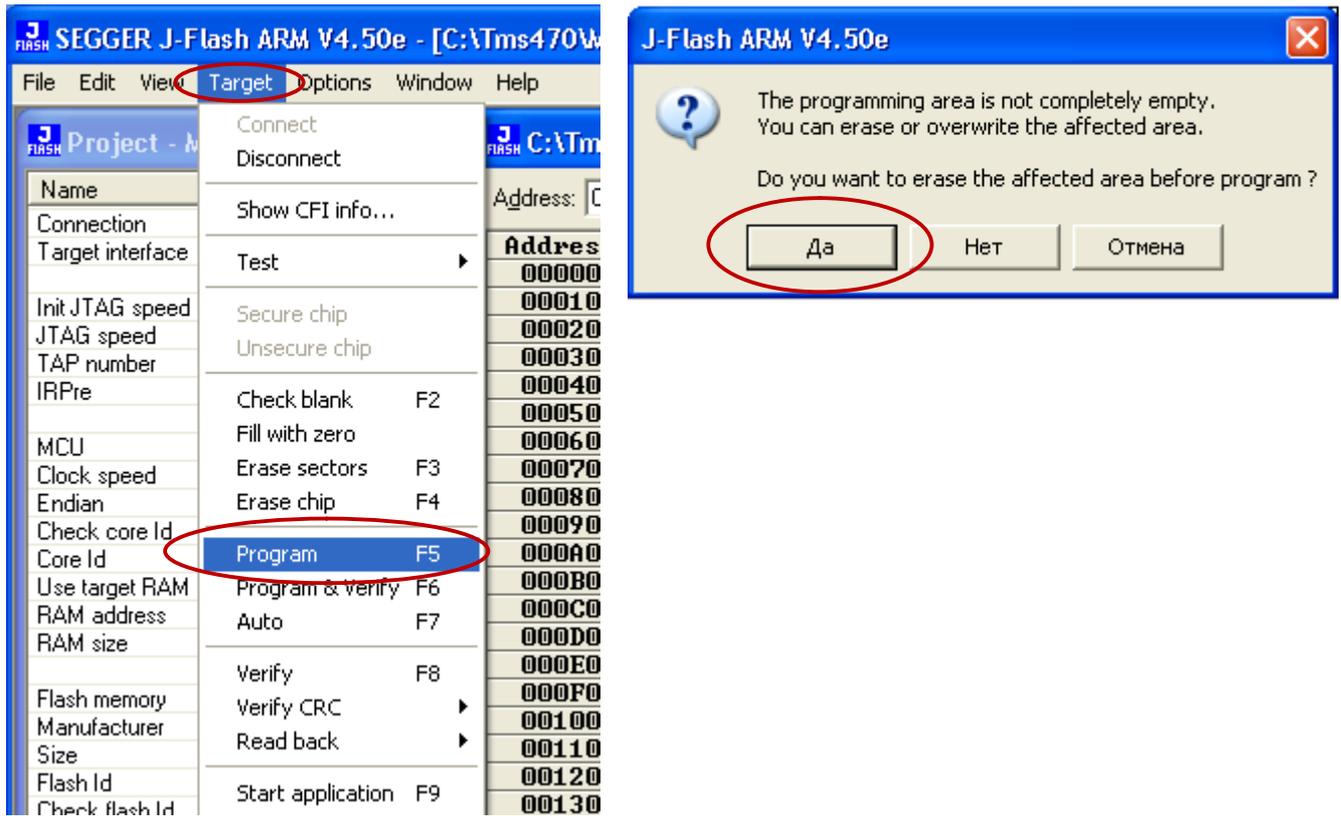
9. В появившемся диалоговом окне нажмите «Ок»



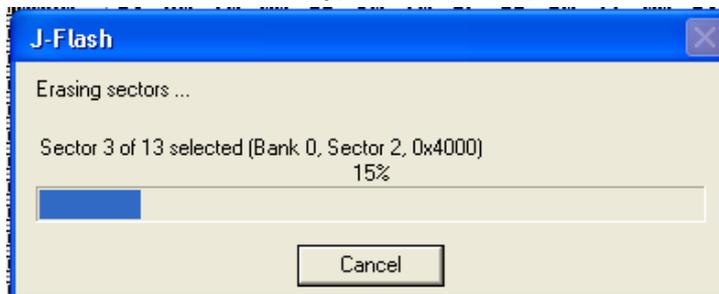
10. В проект будет загружен файл кода программы



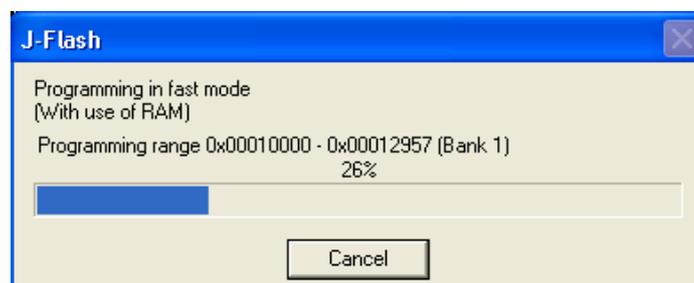
12. Запустите программирование контроллера и на сообщение о необходимости предварительного стирания флэш ответьте «Да»



13. Дождитесь окончания процедуры стирания флэш контроллера



после этого автоматически запустится процедура записи кода программы во флэш



после окончания программирования нажмите кнопку «Ок»

